Document made available under the Patent Cooperation Treaty (PCT)

International application number: PCT/JP05/000697

International filing date: 20 January 2005 (20.01.2005)

Document type: Certified copy of priority document

Document details: Country/Office: JP

Number: 2004-026145

Filing date: 02 February 2004 (02.02.2004)

Date of receipt at the International Bureau: 17 March 2005 (17.03.2005)

Remark: Priority document submitted or transmitted to the International Bureau in

compliance with Rule 17.1(a) or (b)



日本国特許庁 JAPAN PATENT OFFICE

26. 1. 2005

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application:

2004年 2月 2日

出 願 番 号 Application Number:

特願2004-026145

[ST. 10/C]:

[JP2004-026145]

出 願 人
Applicant(s):

株式会社日立メディコ

特許庁長官 Commissioner, Japan Patent Office 2005年 3月 4日

1) 1



【書類名】 【整理番号】 【あて先】 【国際特許分類】 【発明者】 【住所又は居所】 【氏名】 【発明者】 【住所又は居所】 【代名】 【発明者】

03092 特許庁長官殿 A61B 6/03

特許願

東京都千代田区内神田1丁目1番14号 株式会社日立メディコ内 後藤 大雅

東京都千代田区内神田1丁目1番14号 株式会社日立メディコ内 宮崎 靖

【住所又は居所】 東京都千代田区内神田1丁目1番14号 株式会社日立メディコ内 【氏名】 廣川 浩一

【特許出願人】【識別番号】 000153498【氏名又は名称】 株式会社日立メディコ【代理人】

【識別番号】 100114166 【弁理士】 【氏名又は名称】 高橋 浩三 【手数料の表示】

【予納台帳番号】 083391 【納付金額】 21,000円 【提出物件の目録】

【物件名】特許請求の範囲 1【物件名】明細書 1【物件名】図面 1

【物件名】

要約書 1



【請求項1】

被対象物を透過した透過線を二次元的に配列された検出手段で検出し、検出された投影データから前記被対象物の関心領域の三次元断層撮影像を作成する断層撮影装置において

前記被対象物における再構成領域を複数の画像データセグメント領域に分割し、

前記検出手段で検出された前記投影データから前記画像データセグメント領域を逆投影するために必要な投影データセグメント領域を抽出し、

前記投影データセグメント領域を用いて前記画像データセグメント領域毎に三次元逆投 影処理を実行する処理手段

を備えたことを特徴とする断層撮影装置。

【請求項2】

請求項1に記載の断層撮影装置において、処理手段は、前記逆投影されるデータの検出 手段のアドレスを、前記投影データセグメント領域における代表的な複数点の検出手段の アドレスに基づいた補間処理によって近似的に算出することを特徴とする断層撮影装置。

【書類名】明細書

【発明の名称】断層撮影装置

【技術分野】

[0001]

本発明は、被検体に対し周回方向及び体軸方向に相対的に移動可能に構成された放射線源及び放射線検出器から得られた投影データから被検体の高精細な断層撮影像を生成可する断層撮影装置に関する。

【背景技術】

[0002]

近年、周回軸方向に複数の検出器列を配置した多列検出器型 X 線コンピュータ断層撮影装置(MDCT)が登場した。このMDCTは、周回軸方向に単一の検出器を配置した単一列検出器型 X 線コンピュータ断層撮影装置(SDCT)に比べ、周回軸方向に検出素子列を複数配列したことによって広い検出器を具備することができるので、一度に広範囲の撮影領域をカバーすることができる。また、MDCTは、より速い速度で被検体を移動させることにより、撮影時間を短縮化でき、呼吸などの動きに起因するアーチファクトを低減することができ、周回軸方向の分解能を大幅に向上させることが可能である。図1は、単一列検出器型 X 線コンピュータ断層撮影装置(SDCT)と多列検出器型 X 線コンピュータ断層撮影装置(MDCT)との基本的な構成の違いを示す図である。SDCTは、図1(A)に示すように1個の X 線源 10に対して単一列の X 線検出器 11を備え、MDCTは、図1(B)示すように1個の X 線源 10に対して複数列(図では8列)の X 線検出器 12を備えている。

[0003]

このMDCTの場合は、X線検出器列毎に異なる周回軸方向に傾斜角度を複数セット有することになるので、その投影データの次元も増加し、画像再構成法も多様化しているのが現状である。そこで、SDCTで使用されている重み付け螺旋補正逆投影法を改良することによって、高速演算の必要なMDCT用の重み付け螺旋補正逆投影法(二次元再構成法)をはじめとして、より精度の要求される場合の再構成アルゴリズム(三次元再構成法)などとして三次元ラドン変換法や三次元逆投影法などの様々な画像再構成アルゴリズムが提案されている。

[0004]

この三次元再構成法うち、二次元再構成法である重み付け螺旋補正逆投影法では、演算時間が数秒から数十秒程度と高速である。実際の装置では専用のハードウエア(DSPボードやASIC)を用いることにより画像1枚あたり0.2~0.5秒程度で再構成が可能である。また、複数列の検出器から補間により1列分の投影データを生成し、二次元逆投影するために必要なメモリ量はSDCTと同程度であり、コスト的にも十分満足できるものである。従って、2列、4列などの検出器列を備えたMDCTでは、この二次元再構成法が一般的に使用されている。

[0005]

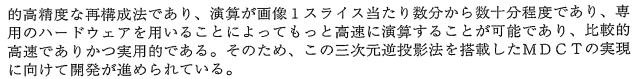
しかしながら、重み付け螺旋補正逆投影法では、X線の体軸方向へのビーム傾斜(コーン角)を無視したアルゴリズムとなっているため、16列以上の検出器を備えたMDCT等ではこのコーン角の影響によって画質が著しく劣化し診断精度を低下させている。このために、コーン角の影響の比較的少ない2~8列程度の検出器を備えたMDCTに重み付け螺旋補正逆投影法の使用が限定されているのが現状である。

[0006]

最近は、検出器列数が多くなり、広いコーン角を有するMDCTにおける高精度な再構成法の研究が広く行われている。そのうち、三次元ラドン変換法は、厳密な再構成法であるが演算時間が画像1スライス当たり数十分から数時間という膨大な時間を要するために実用には至っていない。

[0007]

これに対し、三次元逆投影法は、近似的な再構成法ではあるがコーン角を考慮した比較



[0008]

コーン角を正確に扱う高精度な再構成法の問題点の1つは、従来のSDCTで用いられていた二次元逆投影法と比較して再構成演算時に要するメモリ量が大幅に増大することである。ここで、逆投影演算器では、逆投影に必要な処理データ(投影データ)をハードディスクから読み出し、高速メモリ(例えば、キャッシュメモリ)に格納し、高速メモリ内のデータに対して逆投影処理を実行している。この時の処理データ量が大きい場合には、低速な大容量メモリ(例えば、DRAMM)に格納され、演算に必要なデータが高速メモリ内に存在しない場合には、低速メモリから逐次読み出され、高速メモリのデータが更新され、その更新後に処理が行われている。一般に、高速メモリは高価であるため、安価な低速メモリよりも比較的少ない容量を備えた場合がほとんどである。

[0009]

逆投影処理のための処理メモリ量について検討すると、重み付け螺旋補正逆投影法では複数の検出器列データから補間により1列分の螺旋補正投影データを生成する。逆投影処理は、ビュー毎に行われるため、必要なメモリ量(処理データ量)は1ビュー分である。つまり、1回(1ビュー分)の逆投影に必要なメモリは1列分×チャンネル数分である。例えば、チャンネル数が1000 [ch]とすると約2 [Kbyte]($\stackrel{.}{=}$ 1000 [ch]×1 [row]×2 [byte])のメモリ量が必要である。一方、三次元ラドン変換法や三次元逆投影法では、複数列の検出器データをそのまま扱う必要があるので、1回(1ビュー分)の逆投影に必要なメモリ量は、検出器列数に比例して増加し、例えば、128列の検出器を有するMDCTの場合、重み付け螺旋補正逆投影法における必要メモリ量の128倍、約256 [Kbyte]となる。

[0010]

このように、必要なメモリ量(処理データ量)が増加することによって、演算器内部の高速メモリ内にデータを格納することができなくなり、演算器外部に接続された低速メモリに処理データを一時的に記憶しておき、必要に応じてデータを順次入れ替えながら処理を行うという、メモリのスワップが必要となってくる。この場合、処理速度は、高速メモリと低速メモリ間のデータ伝送速度に依存し、伝送速度以上の演算速度を得ることはできず、演算時間の遅延を引き起こしていた。また、専用のハードウェアを作成した場合でも、同様の現象が生じる。このように伝送速度以上の演算速度を得るためには、高価な高速メモリの容量を増加することであるが、これは大幅なコストの増大につながり、好ましくなかった。

[0011]

コーン角を正確に扱う高精度な再構成法の別の問題点は、従来のSDCTで用いられていた二次元逆投影法と比較して演算時間が増大することである。これまでSDCTや4列MDCTで用いられてきた二次元逆投影法では、螺旋軌道撮影データに対して重み付けによって螺旋補正した単一列の仮想円軌道撮影データから逆投影を行うため、検出器列方向のアドレス計算は不要であった。これに対し、三次元逆投影法では、複数列の検出器データにアクセスするために次式に示すような

【数01】

$$t_1(x_1, y_1, \phi) = x_1 \cdot \cos \phi + y_1 \cdot \sin \phi \tag{1}$$

$$v_1(x_1, y_1, z_1, \phi) = \frac{(z_1 - z_s(x_1, y_1, \phi)) \cdot SID}{L(x_1, y_1, \phi)}$$
(2)

ここで、 【数02】

$$z_{s}(x_{1}, y_{1}, \phi) = \frac{T \cdot [\phi + \arcsin\{\frac{t_{1}(x_{1}, y_{1}, \phi)}{SOD}\}]}{2\pi} + z_{s0}$$
 (3)

$$L(x_1, y_1, \phi) = D(x_1, y_1, \phi) + w(x_1, y_1, \phi)$$
 (4)

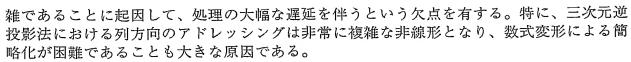
$$D(\mathbf{x}_1, \mathbf{y}_1, \phi) = \sqrt{\text{SOD}^2 - \mathbf{t}_1^2}$$
 (5)

$$\mathbf{w}(\mathbf{x}_1, \mathbf{y}_1, \phi) = -\mathbf{x}_1 \cdot \sin \phi + \mathbf{y}_1 \cdot \cos \phi \tag{6}$$

で示されるような複雑な演算によって、チャンネル方向及び列方向の検出器アドレスを算出 (アドレッシング) する必要がある。ここで、本発明で述べる3次元逆投影法は上述の式 (1) ~ (6) に限定されず、いかなる3次元逆投影法にも適用し得るものである。

[0012]

図2は、単一列検出器型X線コンピュータ断層撮影装置(SDCT)の再構成法の概念を示す図である。図3は、多列検出器型X線コンピュータ断層撮影装置(MDCT)の再構成法の概念を示す図である。図3に示すMDCTの再構成法における演算では、再構成画像30のx,y方向の線形的な変化に対し、対応する検出器アドレスはチャンネル方向に線形、列方向には非線形に変化する。一方、図2に示すSDCTの再構成法における演算では、再構成画像20のx,y方向の線形的な変化に対し、対応する検出器アドレスもチャンネル方向に線形に変化する。このように三次元逆投影法では、図2に示すような従来の再構成法と比較して、アドレッシングが二次元であること、そのアドレッシングが複



[0013]

このような問題を解決するために、特許文献1に示すような方法が提案されている。特 許文献1には、再構成画像領域を小領域に分割し、この小領域用のメモリを高速メモリに 確保し、分割した小領域毎に逆投影演算を行う方法が記載されている

【特許文献1】特開2003-24326号公報

【発明の開示】

【発明が解決しようとする課題】

[0014]

しかしながら、特許文献1のように高速メモリに格納された小領域(画像領域)に逆投影するために、投影データを全て高速メモリに格納することはメモリの増大につながるため好ましくない。さらに、検出器列の数が増加したようなMDCTの場合には、処理する投影データ量が膨大となることが問題であり、このことは、処理メモリ量の顕著な増加を招くものであり、演算の遅延化に対しては有効でない。

[0015]

本発明の目的は、大幅なコスト増加を伴うことなく、必要なメモリ容最を低減し、高画質な断層撮影像を高速に生成することのできる断層撮影装置を提供することにある。

【課題を解決するための手段】

[0016]

本発明に係る断層撮影装置の第1の特徴は、被対象物を透過した透過線を二次元的に配 列された検出手段で検出し、検出された投影データから前記被対象物の関心領域の三次元 断層撮影像を作成する断層撮影装置において、前記被対象物における再構成領域を複数の 画像データセグメント領域に分割し、前記検出手段で検出された前記投影データから前記 画像データセグメント領域を逆投影するために必要な投影データセグメント領域を抽出し 、前記投影データセグメント領域を用いて前記画像データセグメント領域毎に三次元逆投 影処理を実行する処理手段を備えたことである。この発明に係る断層撮影装置は、逆投影 処理に必要なメモリ量を低減するため、再構成領域を複数の小領域(画像データセグメン ト領域)に分割し、撮影により得られた投影データから分割した画像データセグメント領 域毎に逆投影処理で必要な最小限の投影データセグメント領域を抽出し、抽出された投影 データセグメント領域を用いて小領域の画像データセグメント領域毎に逆投影処理を実行 するようにしたものである。なお、高速メモリの容量を最大限活用するためには、投影デ ータのビュー方向サイズは再構成処理で利用可能なメモリ容量に応じて決定するようにす れば良い。また、再構成処理の複雑さを低減するために、再構成領域を画像データセグメ ントに分割する際には同じ大きさの小領域に分割することが好ましい。さらに、一度に扱 う処理メモリ量を低減するため、投影データセグメント領域のビュー方向サイズは1ビュ ー分にすることが好ましい。

$[0\ 0\ 1\ 7]$

本発明に係る断層撮影装置の第2の特徴は、前記第1の特徴に記載の断層撮影装置において、処理手段が、前記逆投影されるデータの検出手段のアドレスを、前記投影データセグメント領域における代表的な複数点の検出手段のアドレスに基づいた補間処理によって近似的に算出することである。これは、画像データセグメント毎の逆投影処理において、投影データセグメント上のアドレスを画像データセグメント領域上の全てではなく、代表される複数点のアドレスから補間処理により算出するようにしたものである。これによって、逆投影処理における検出手段のアドレス算出を高速に行うことができる。

【発明の効果】

[0018]

本発明に係る断層撮影装置によれば、大幅なコストの増加を伴うことなく、高速に、高画質な画像を得ることが可能となる。

【発明を実施するための最良の形態】

[0019]

以下、添付図面を用いて、本発明に係る断層撮影装置の一実施の形態について詳細に説明する。図4は、本発明に係る断層撮影装置の一実施の形態である多列検出器型X線断層撮影装置の全体構成を示す図である。この多列検出器型X線断層撮影装置のスキャン方式は、ローテートーローテート方式(第3世代)であり、大きく分けて、スキャナ40と、操作ユニット50と、被検体を載せて移動するための寝台60とから構成されている。

[0 0 2 0]

スキャナ40は、中央制御装置400、X線制御装置401、高電圧発生装置402、高圧スイッチングユニット403、X線発生装置404、X線検出器405、プリアンプ406、スキャナ制御装置407、駆動装置408、コリメータ制御装置409、寝台制御装置410、寝台移動計測装置411などで構成されている。操作ユニット50は、表示装置、入力装置、記憶装置などから構成される入出力装置51と、再構成演算装置及び画像処理装置などから構成される演算装置52とで構成される。入力装置は、マウスやキーボードなどで構成された寝台移動速度情報や再構成位置などの計測・再構成パラメータを入力するものであり、記憶装置は、これらの情報を記憶するものであり、表示装置は、これらの情報や再構成画像などの各種データを表示するものである。再構成演算装置は、多列検出器から得られたデータを処理するものであり、画像処理装置は、再構成画像などに種々の処理を施して表示装置に表示するものである。

[0021]

中央制御装置400は、操作ユニット50の入力装置から撮影条件(寝台移動速度、管電流、管電圧、スライス位置など)や再構成パラメータ(関心領域、再構成画像サイズ、逆投影位相幅、再構成フィルタ関数など)を入力し、その指示に基づいて、撮影に必要な制御信号をX線制御装置401、寝台移動装置410及びスキャナ制御装置407に送信し、撮影スタート信号を受けて撮影を開始する。撮影が開始されるとX線制御装置401により高電圧発生装置402に制御信号が送られ、高電圧が高圧スイッチングユニット403を介してX線発生装置404に印加され、X線発生装置404から出射したX線は被検体に照射され、その透過光がX線検出器405に入射される。同時に、スキャナ制御装置407からは、駆動装置408に制御信号が送られ、X線発生装置404、X線検出器405及びプリアンプ406が被検体の周りを周回制御される。一方、寝台制御装置410により被検体を乗せた寝台60が静止することによって、図5(A)のように関旋軌道スキャンが行われる。

[0022]

X線発生装置404から出射されたX線は、コリメータ制御装置409によって制御されたコリメータ412によりその照射領域を制限され、被検体内の各組織で吸収(減衰)され、被検体を透過し、X線検出器405で検出される。X線検出器405で検出されたX線は、そこで電流に変換され、プリアンプ405で増幅され、投影データ信号として操作ユニット50の演算装置52に入力される。演算装置52に入力された投影データ信号は、演算装置52内の再構成演算装置で画像再構成処理される。この再構成画像は、入出力装置51内の記憶装置に保存され、入出力装置51の表示装置でCT画像として表示される。

[0023]

図1に示したように、多列検出器型CTでは、単一列検出器型CTに比べて、検出素子が周回軸方向に複数列並べられ、全体としては、単一検出器型CTよりも広い検出器を実現している。また、単一列検出器型CTでは周回軸に対してX線ビームが直交しているが、多列検出器型CTでは、ミッドプレーン(中心列)から離れるに従ってX線が周回軸に対して傾斜角(コーン角)を有するようになっている。

[0024]

図6は、この実施の形態の断層撮影装置に関する再構成画像領域の分割例を示す図であ

る。この実施の形態では、2次元または3次元の再構成画像領域を複数の画像データセグメント61~6nに分割する。再構成マトリクスが51 2×5 12である場合、x軸方向の分割数をMとし、y軸方向の分割数をN、Z軸方向の分割数をLとして、以下のように決定する。

M=2^m mは0以上の整数

 $N=2^n$ nは0以上の整数

 $L=2^1$ 1は0以上の整数

このように決定することによって、再構成単位である画像領域をx方向、y方向に整数である等しいサイズに分割することができ、画像データセグメント61~6n内の各画素にアクセスするための処理ループを画像セグメントデータ61~6nで共有できるなど、処理の複雑さを低減することができる。なお、ここでは、簡単のため1枚分の再構成画像で示したが、もちろん3次元的な領域に分割することもできる。

[0025]

図7は、画像データセグメントに対応する投影データセグメントに関して示す図である。逆投影処理では、画像データセグメント61~6nに応じて分割された投影データセグメント71~73を抽出し、それを高速メモリ内に読み込まれた投影データセグメント71~73に基づき逆投影処理する。なお、ここでは、簡単のために投影データ領域を矩形で切り出しているが、ひし形や平行四辺形などの多角形で切り出してもよい。

[0026]

図8は、画像データセグメントに対応する投影データセグメントの切り出し法の処理フローを示す図である。

ステップS81のcalc_address()では、2次元画像データセグメント61における隅の4点(p(x1,y1),p(x2,y2),p(x3,y3),p(x4,y4))に対応する投影データセグメント71の検出器アドレス(rw1,ch1),(rw2,ch2),(rw3,ch3),(rw4,ch4)をそれぞれ算出する。また、3次元画像セグメントの場合には、隅の8点(p(x1,y1,z1),p(x2,y2,z2),・・・,p(x8,y8,z8))に対する投影データセグメントの検出器アドレス(rw1,ch1),・・・,(rw8,ch8)をそれぞれ算出する。この算出には、例えば、前述の式(1)~式(6)を用いてもよい。

[0027]

ステップS82のcalc_maxmin4()では、ステップS81で算出した検出器アドレスの最大値及び最小値(max_rw, max_ch, min_rw, min_ch)をそれぞれ算出する。この値は、前記検出器アドレス(rwl, chl), (rw2, ch2), (rw3, ch3), (rw4, ch4)・・・の値を単純に比較することによって算出可能である。

[0028]

ステップS 8 3 の c a l c __ c u t __ s i z e () では、ステップS 8 2 で算出された 検出器アドレスに基づいて、図 7 に示すような投影データセグメント 7 1 の列方向及びチャンネル方向のサイズ (r w __ s i z e, c h __ s i z e) を算出する。このサイズは、ステップS 8 2 における検出器アドレスの最大値及び最小値(m a x __ r w, m a x __ c h, m i n __ r w, m i n __ c h) を次式

 $r w _s i z e = m a x _r w - m i n _r w$ $c h _s i z e = m a x _c h - m i n _c h$

に代入することによって算出される。

[0029]

ステップS84のcalc_base_address()では、図7に示す投影データセグメント71の投影データ上の基準アドレス(rw_base, ch-base)を算出する。このアドレスは、ステップS82における検出器アドレスの最大値及び最小値(max_rw, max_ch, min-rw, min_cch)を次式rw_base=min_rw

ch_base=min_ch に代入することによって算出される。

[0030]

ステップS85のcut_data()では、投影データセグメント71のサイズ(rw_size,ch_size)及び基準アドレス(rw_base,ch_base)に基づき投影データから投影データセグメント71を抽出する。ここでは、ステップS83で、投影データセグメントのサイズを算出したが、投影データセグメントを格納するのに十分であるところの予め決定された固定サイズを使用しても構わない。

[0031]

ステップS86のcalc_interpolation_data()では、画像データセグメント61内の全ではない複数点の検出器アドレスから画像データセグメント内の再構成点の検出器アドレスを算出する。図9は、ステップS86の処理の概念を示す図である。図9に示すように、矩形に分割された画像データセグメント61における隅の4点(p(x1,y1),p(x2,y2),p(x3,y3),p(x4,y4))に対応する検出器アドレスに基づいて、線形補間処理によって再構成画素点p(x5,y5)の検出器アドレスを算出する。具体的には、隅の4点(p(x1,y1),p(x2,y2),p(x3,y3),p(x4,y4))に対応する検出器アドレスを(rw1,ch1),(rw2,ch2),(rw3,ch3),(rw4,ch4)とし、再構成点の検出器アドレスを(rw5,ch5)とした場合、それぞれに補間係数を乗算し、加算することで

rw5=coeff1*rw1+coeff2*rw2+coeff3*rw3+coeff4*rw4 ch5=coeff1*ch1+coeff2*ch2+coeff3*ch3+coeff4*ch4 として求められる。

[0032]

ただし、coeff1, coeff2, coeff4は補間係数であり、ラグランジュ補間の場合は以下のように示される。

```
 \begin{array}{c} \operatorname{coeff1} = ((x5-x1)*(x5-x2)*(x5-x3))/((x0-x1)*(x0-x2)*(x0-x3))* \\ ((y5-y1)*(y5-y2)*(y5-y3))/((y0-y1)*(y0-y2)*(y0-y3)) \\ \operatorname{coeff2} = ((x5-x0)*(x5-x2)*(x5-x3))/((x1-x0)*(x1-x2)*(x1-x3))* \\ ((y5-y0)*(y5-y2)*(y5-y3))/((y1-y0)*(y1-y2)*(y1-y3)) \\ \operatorname{coeff3} = ((x5-x0)*(x5-x1)*(x5-x3))/((x2-x0)*(x2-x1)*(x2-x3))* \\ ((y5-y0)*(y5-y1)*(y5-y3))/((y2-y0)*(y2-y1)*(y2-y3)) \\ \operatorname{coeff4} = ((x5-x0)*(x5-x1)*(x5-x2))/((x3-x0)*(x3-x1)*(x3-x2))* \\ ((y5-y0)*(y5-y1)*(y5-y2))/((y3-y0)*(y3-y1)*(y3-y2)) \\ \end{array}
```

ここでは、隅の4点を用いているがこれに限定はされない。また、上下左右の6点から6点補間してもよい。さらに、算出する検出器アドレスは演算の複雑な列位置のみであっても構わない。ステップS86の画像データセグメント内の再構成点の検出器アドレスの算出が終了したら、次の画像データセグメント62及び投影データセグメント72についても同様の処理を実行する。このときに、画像データセグメント61における2点のp(x2,y2),p(x3,y3)及び投影データセグメント71の検出器アドレス(rw2,ch2),(rw3,ch3)などは共有することができるので、処理の複雑さやメモリ容量を低減することができる。3次元画像データの場合にも、同様の方法で、算出することが可能である。

[0033]

本発明の様々な実施例に関する以上の記述から、本発明の目的が達成されたことは明らかである。本発明を詳細にわたって記述すると共に図示したが、これらは説明及び例示のみを意図したものであって、これらに限定されるものではない。

また、本実施の形態では、X線を用いた断層撮影装置を例に説明したが、これに限定されず、中性子線や陽電子やガンマ線や光を用いた断層撮影装置にも適用可能である。また、スキャン方式も第1世代、第2世代、第3世代、第4世代といずれの方式かに限定され

るものではなく、X線源を複数搭載した多管球CTやカソードスキャンCTや電子ビームCTに対しても使用することが可能である。また、検出器形状もX線源を中心とした円筒表面に配置された検出器、Yである。また、検出器形状もYでないずれた検出器、Yである。また、本発明は、螺旋軌道スキャンに限定されず、円軌道スキャンにも適用することが可能である。また、本発明では、再構成画像領域をY をY 方向に同一数に分割したが、これに限定されず、Y 方向で異なる数に分割することができる。また、再構成画像領域をY をY をY をりまる。また、再構成画像領域をY をY をY を有形などの多角形に分割してもよく、再構成画像領域を極座標上で分割してもよい。投影データセグメント領域のサイズは再構成処理で利用可能なメモリ容量に応じて決定することが好ましい。このように、本発明の要旨は、特許請求の範囲によってのみ限定されるものとする。

【図面の簡単な説明】

[0034]

【図1】単一列検出器型X線コンピュータ断層撮影装置(SDCT)と多列検出器型 X線コンピュータ断層撮影装置(MDCT)との基本的な構成の違いを示す図である

【図2】単一列検出器型X線コンピュータ断層撮影装置(SDCT)の再構成法の概念を示す図である。

【図3】多列検出器型X線コンピュータ断層撮影装置(MDCT)の再構成法の概念を示す図である。

【図4】本発明に係る断層撮影装置の一実施の形態である多列検出器型X線断層撮影装置の全体構成を示す図である。

【図5】 X線コンピュータ断層撮影装置で使用される円軌道スキャン及び螺旋軌道スキャンの概念を示す図である。

【図6】この実施の形態の断層撮影装置に関する再構成画像領域の分割例を示す図である。

【図7】画像データセグメントに対応する投影データセグメントに関して示す図である。

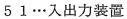
【図8】画像データセグメントに対応する投影データセグメントの切り出し法の処理フローを示す図である。

【図9】ステップS86の補間処理の概念を示す図である。

【符号の説明】

[0035]

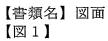
- 10…X線源
- 11, 12…X線検出器
- 20,30…再構成画像
- 40…スキャナ
- 400…中央制御装置
- 401…X線制御装置
- 402…高電圧発生装置
- 403…高圧スイッチングユニット
- 4 0 4 ··· X 線発生装置
- 4 0 5 ··· X 線検出器
- 406…プリアンプ
- 4 0 7 … スキャナ制御装置
- 4 0 8 … 駆動装置
- 4 0 9 … コリメータ制御装置
- 4 1 0 …寝台制御装置
- 4 1 1 … 寝台移動計測装置
- 50…操作ユニット

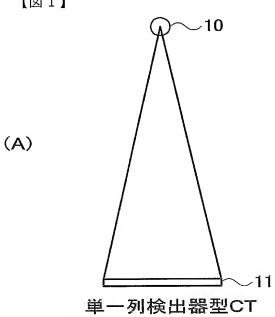


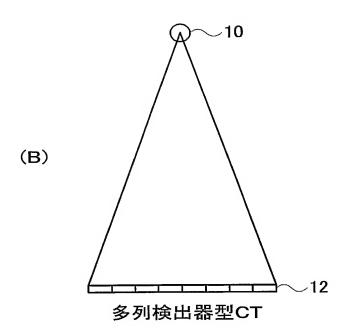
5 2 …演算装置

61~63…画像データセグメント

71~73…投影データセグメント



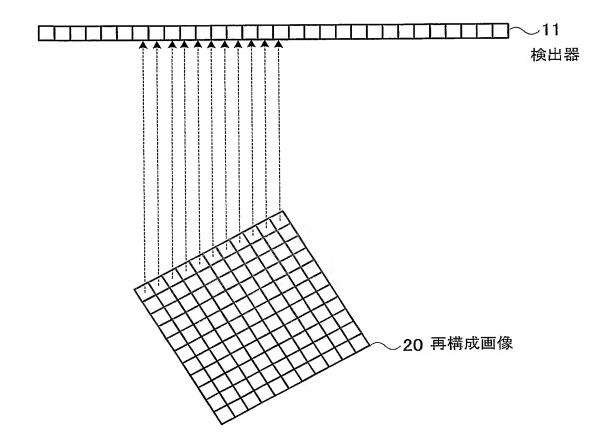


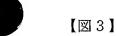


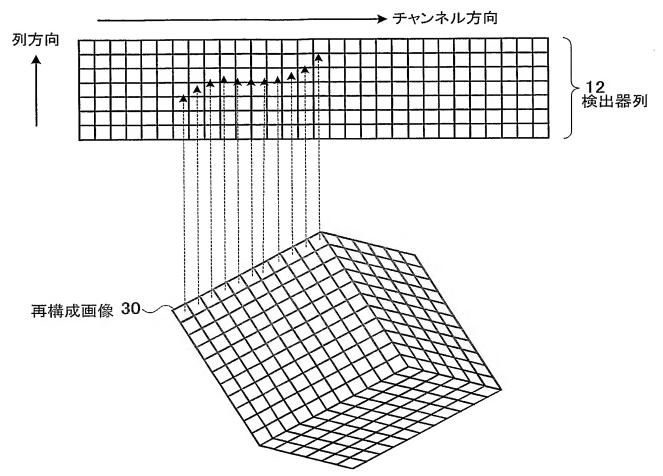


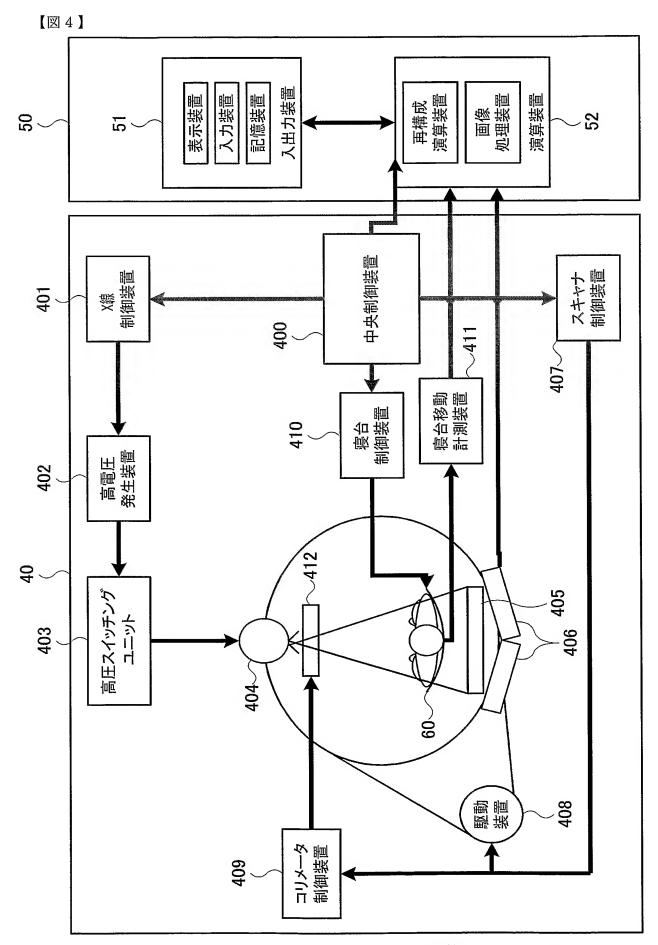
【図2】

── チャンネル方向



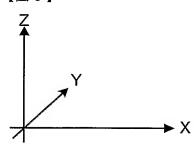


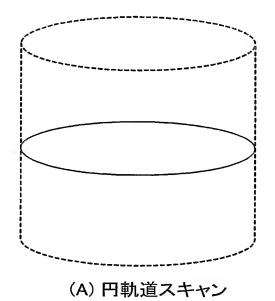


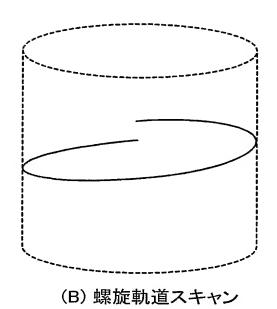


出証特2005-3018173

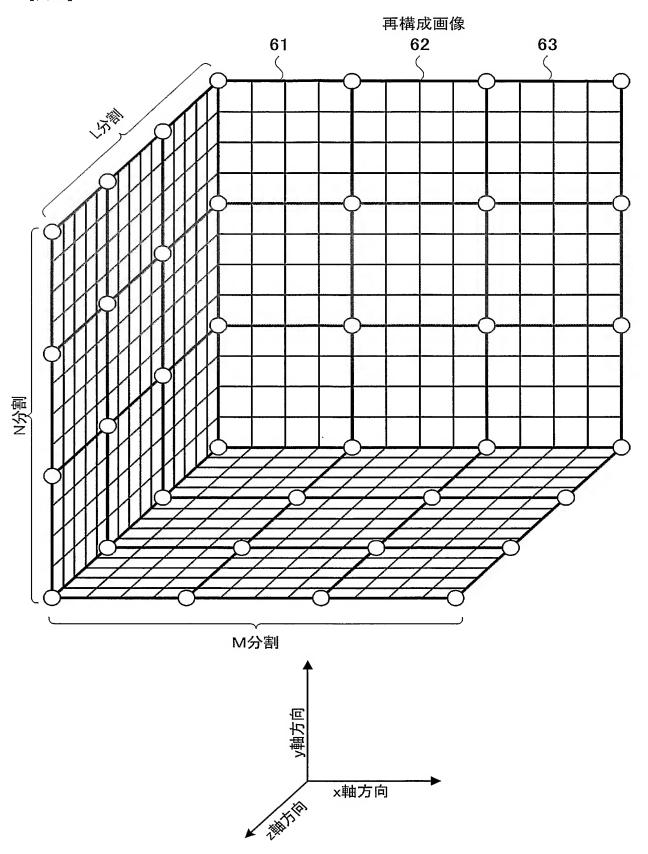




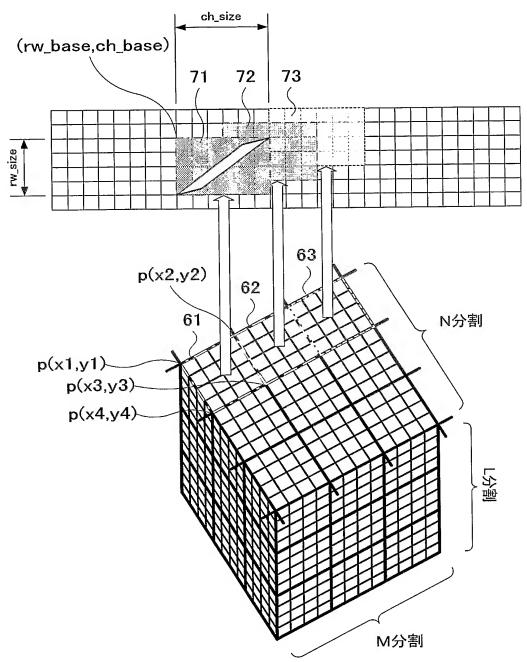


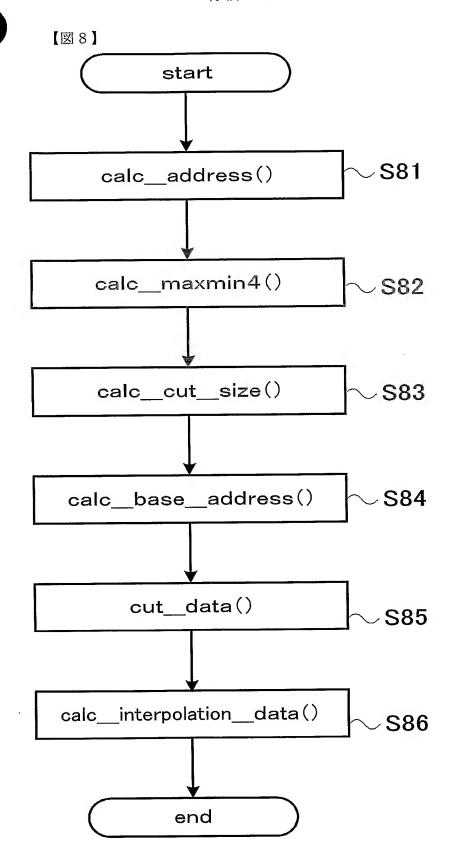




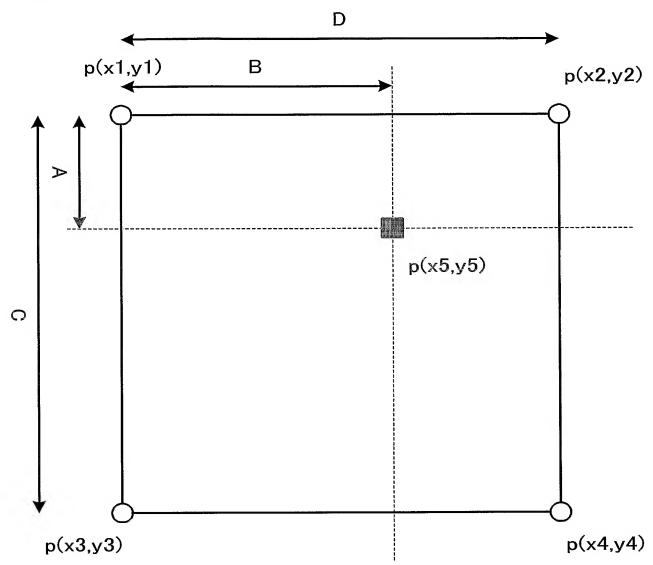












【書類名】要約書

【要約】

【課題】 断層撮影装置において、安価なシステムを用いて断層撮影像を高画質に高速に 生成可能な装置を実現する。

【解決手段】 再構成画像領域を複数の画像データセグメントに分割し、撮影により得られた投影データから、画像データセグメント毎に逆投影処理で必要なデータを抽出し、画像データセグメント毎に逆投影処理する。また、逆投影処理で使用するデータの検出器アドレスを画像領域内の全てではない複数点の検出器アドレスから補間処理により得る。

【選択図】 図7

ページ: 1/E

認定 · 付加情報

特許出願の番号

特願2004-026145

受付番号

5 0 4 0 0 1 7 1 1 7 0

書類名

特許願

担当官

第一担当上席

0090

作成日

平成16年 2月10日

<認定情報・付加情報>

【提出日】

平成16年 2月 2日

特願2004-026145

出願人履歴情報

識別番号

[000153498]

1. 変更年月日 [変更理由]

世田」 住 所 氏 名 1990年 8月10日 新規登録

初况复琢

東京都千代田区内神田1丁目1番14号

株式会社日立メディコ